

10/15

26. März 2015

Amtliches Mitteilungsblatt

Seite

**Studien- und Prüfungsordnung für den
konsekutiven Masterstudiengang Systems
Engineering**

im Fachbereich Ingenieurwissenschaften –
Energie und Informatik

vom 12. November 2014 283

htw

Hochschule für Technik
und Wirtschaft Berlin

University of Applied Sciences

Herausgeber

Die Hochschulleitung der HTW Berlin
Treskowallee 8
10318 Berlin

Redaktion

Rechtsstelle
Tel. +49 30 5019-2813
Fax +49 30 5019-2815

HOCHSCHULE FÜR TECHNIK UND WIRTSCHAFT BERLIN

Studien- und Prüfungsordnung für den konsekutiven Masterstudiengang

Systems Engineering

im Fachbereich Ingenieurwissenschaften - Energie und Information
vom 12. November 2014

Auf Grund von § 17 Abs. 1 Nr. 1 der Neufassung der Satzung der Hochschule für Technik und Wirtschaft Berlin (HTW Berlin) zu Abweichungen von Bestimmungen des Berliner Hochschulgesetzes (AMBl. HTW Berlin Nr. 29/09) in Verbindung mit § 31 des Gesetzes über die Hochschulen im Land Berlin (Berliner Hochschulgesetz - BerlHG) in der Fassung der Bekanntmachung vom 26. Juli 2011 (GVBl. S. 378) hat der Fachbereichsrat des Fachbereiches Ingenieurwissenschaften - Energie und Information der Hochschule für Technik und Wirtschaft Berlin (HTW Berlin) am 12. November 2014 die folgende Studien- und Prüfungsordnung für den Masterstudiengang Systems Engineering beschlossen*:

Gliederung der Ordnung

- § 1 Geltungsbereich
 - § 2 Geltung der Rahmenstudien- und -prüfungsordnung (RStPO - Ba/Ma)
 - § 3 Vergabe von Studienplätzen
 - § 4 Ziele des Studiums
 - § 5 Lehrveranstaltungen in englischer Sprache
 - § 6 Inhalt und Gliederung des Masterstudiums/Regelstudienzeit
 - § 7 Art und Umfang des Lehrangebotes, Studienorganisation
 - § 8 Umfang und Einordnung des ergänzenden allgemeinwissenschaftlichen Lehrangebotes
 - § 9 Modulprüfungen
 - § 10 Masterarbeit
 - § 11 Abschlusskolloquium
 - § 12 Modulgruppen und Modulnoten auf dem Masterzeugnis
 - § 13 Berechnung des Gesamtprädikates
 - § 14 Abschlussdokumente
 - § 15 Übergangsregelungen
 - § 16 Inkrafttreten/Veröffentlichung
-
- Anlage 1 Studienplanübersichten
 - Anlage 2 Modulübersicht
 - Anlage 3 Lernergebnisse und Kompetenzen für jedes Modul
 - Anlage 4 Spezifika des Diploma Supplement
 - Anlage 5 Äquivalenztabelle

* Bestätigt durch die Hochschulleitung der Hochschule für Technik und Wirtschaft Berlin am 28. Januar 2015.

§ 1 Geltungsbereich

(1) Diese Studien- und Prüfungsordnung gilt für alle Studierenden, die nach Inkrafttreten dieser Ordnung am Fachbereich Ingenieurwissenschaften - Energie und Information der HTW Berlin im Masterstudiengang Systems Engineering in das 1. Fachsemester immatrikuliert werden.

(2) Ferner gilt diese Studien- und Prüfungsordnung für alle Studierenden, welche nach einem Hochschul- oder Studiengangwechsel aufgrund der Anrechnung von Studien- und Prüfungsleistungen zeitlich so in den Studienverlauf eingeordnet werden, dass ihr Studienstand dem Personenkreis gemäß Absatz 1 entspricht.

(3) Die Studien- und Prüfungsordnung wird ergänzt durch die Zugangs- und Zulassungsordnung für den Masterstudiengang Systems Engineering in der jeweils gültigen Fassung.

§ 2 Geltung der Rahmenstudien- und -prüfungsordnung (RStPO - Ba/Ma)

Die Grundsätze für Studien- und Prüfungsordnungen für Bachelor- und Masterstudiengänge der Hochschule für Technik und Wirtschaft Berlin (Rahmenstudien- und -prüfungsordnung für Bachelor- und Masterstudiengänge – RStPO – Ba/Ma) in ihrer jeweils gültigen Fassung sind Bestandteil dieser Ordnung.

§ 3 Vergabe von Studienplätzen

(1) Die Vergabe von Studienplätzen richtet sich nach dem Berliner Hochschulgesetz, dem Berliner Hochschulzulassungsgesetz und der Berliner Hochschulzulassungsverordnung in ihrer jeweils gültigen Fassung sowie der Auswahlordnung für konsekutive Masterstudiengänge der HTW Berlin (Auswahlordnung für Masterstudiengänge – AO-Ma) und der Zugangs- und Zulassungsordnung für den konsekutiven Masterstudiengang Systems Engineering in ihrer jeweils gültigen Fassung.

(2) Der Masterstudiengang Systems Engineering ist konsekutiv zum Bachelorstudiengang Computer Engineering.

§ 4 Ziele des Studiums

(1) Das Studium im konsekutiven Masterstudiengang Systems Engineering vertieft die im Bachelorstudiengang Computer Engineering erworbenen Fähigkeiten und Fertigkeiten zur Entwicklung von Hard- und Softwaresystemen. Ein besonderes Augenmerk liegt auf der Befähigung der Studierenden, zunehmend komplexer werdende Aufgaben bzw. Teilaufgaben sowohl als Einzelperson als auch innerhalb eines Teams zu lösen. Die Stärkung der Lösungskompetenz schließt eine zunehmende Befähigung zur kritischen Auseinandersetzung mit dem Stand der Technik sowie zur wissenschaftlichen Arbeit mit ein.

(2) Absolvent(inn)en verfügen über umfangreiches, anwendungsbereites Wissen zur Entwicklung von Hard- und Softwaresystemen. Sie sind in der Lage, Kundenwünsche zu analysieren und ein optimiertes Lösungskonzept zu erarbeiten sowie technisch effizient umzusetzen.

Ein solides Überblickwissen über angrenzende Fachgebiete ermöglicht es Absolvent(inn)en, mit Kolleg(inn)en anderer Fachdisziplinen effektiv an der Lösung technischer Herausforderungen zusammen zu arbeiten.

Absolvent(inn)en des Studiengangs Systems Engineering finden aufgrund ihrer fundierten Ausbildung ein interessantes und anspruchsvolles Spektrum an Berufsfeldern innerhalb der Ingenieurwissenschaften vor. So z.B.:

in der Entwicklung komplexer Software/Hardware-basierter Systeme in

- der Automobiltechnik,
- dem Maschinenbau,
- der Luft- und Raumfahrt und
- der Medizintechnik oder

in der Forschung und Entwicklung innerhalb von

- Universitäten,
- Institutionellen Forschungseinrichtungen und
- firmeninternen Forschungs- und Entwicklungsabteilungen.

Mit dem erfolgreichen Abschluss des Masterstudiums sind nicht zuletzt gute Grundlagen für eine fruchtbare wissenschaftliche Tätigkeit gelegt, welche die Chance zu einer Promotion eröffnet.

§ 5 Lehrveranstaltungen in englischer Sprache

Lehrveranstaltungen oder auch Teile davon können in englischer Sprache durchgeführt werden.

§ 6 Inhalt und Gliederung des Masterstudiums/Regelstudienzeit

(1) In den Jahren 2015 und 2016 wird jährlich einmal zum Sommersemester immatrikuliert. Ab dem Jahr 2017 wird einmal jährlich zum Sommer- und Wintersemester immatrikuliert.

(2) Das Masterstudium hat für die Immatrikulationstermine zu den Sommersemestern 2015 bis 2017 eine Dauer von 3 Semestern (Regelstudienzeit) und ab dem Immatrikulationssemester zum Wintersemester 2017 eine Dauer von 4 Semestern (Regelstudienzeit). Die unterschiedlichen Regelstudienzeiten sind begründet durch die Regelstudienzeiten der konsekutiven Bachelorstudiengänge Computer Engineering mit 7 Semestern (auslaufend) bzw. 6 Semestern (erste Immatrikulation im ersten Fachsemester zum Wintersemester 2014/2015).

(3) Das Masterstudium ist entsprechend Anlage 1 modularisiert. Module sind inhaltlich zusammengefasste Einheiten des Studiums, deren erfolgreichen Abschluss der/die Studierende durch eine bestandene Modulprüfung nachweisen muss.

(4) Eine Beschreibung der Lernergebnisse und Kompetenzen der Module befindet sich in Anlage 3 und ist Teil dieser Studien- und Prüfungsordnung. Die ausführliche Beschreibung der Module erfolgt in dem Dokument „Modulbeschreibung für den Masterstudiengang Systems Engineering – Master of Engineering (M.Eng.)“. Die jährliche Workload für den Masterstudiengang Systems Engineering beträgt 1.800 Arbeitsstunden.

(5) Das Studium schließt mit dem erfolgreichen Abschluss aller Module sowie nach erfolgreicher Masterarbeit und erfolgreichem Kolloquium ab. Die Masterarbeit wird von einem Seminar im Rahmen des Moduls Abschlusskolloquium begleitet, wobei das Kolloquium die Modulprüfung im Modul Abschlusskolloquium ist.

§ 7 Art und Umfang des Lehrangebotes, Studienorganisation

(1) Das Studium wird im Einzelnen nach der Studienplanübersicht gemäß Anlage 1 durchgeführt. Der Studienplan enthält die Modulbezeichnungen, die Niveaustufen der Module, die Form und Art des Modulangebotes (Pflicht-/Wahlpflichtmodul), die Präsenzzeit der Lehrveranstaltungen (in SWS), die zugrunde liegende Lernzeit in zu vergebenden Leistungspunkten (ECTS) der Module sowie die notwendigen und empfohlenen Voraussetzungen.

(2) Das Studium enthält neben vertiefenden Querschnittsmodulen der Hardware- und Software-Entwicklung der Technischen Informatik, der Informatik und dem Anwendungsgebiet Eingebetteter Systeme größere Projekte zur Lösung von Forschungsaufgaben der angewandten Systems Engineering. Zu den Projekten werden jeweils mindestens zwei Angebote unterbreitet.

(3) Das erste und das zweite Fachsemester werden von Studierenden in Abhängigkeit vom Immatrikulationssemester (Sommer-/Wintersemester) in unterschiedlicher Reihenfolge absolviert. Thematisch vermitteln die Module fortgeschrittene Techniken und Methodiken zum Systementwurf. Parallel werden die erworbenen Kenntnisse in praktischer Projektarbeit zur Anwendung gebracht. Projekte laufen hierbei i.d.R. über mehrere Semester und werden typischerweise erst zum Ende des dritten Fachsemesters zum Abschluss gebracht.

(4) Im dritten Fachsemester des viersemestrigen Studiums werden die in den ersten beiden Semestern gestarteten Projekte zu Ende geführt. Parallel zu dieser Realisierungs- bzw. Test-Phase des Projekts lernen die Studierenden fortgeschrittene Techniken der Qualitätssicherung („Mess- und Regelungstechnik“, „Verifikation und Validierung“) kennen und können diese sofort zur Anwendung bringen. Die weiteren Module „Analoge Signalverarbeitung“ sowie „Impulstechnik“ behandeln anspruchsvolle Themen, die bei bestimmten Sparten von Hard-/Softwaresystemen für den Entwickler besondere Bedeutung haben.

(5) Das letzte Fachsemester besteht in der Anfertigung der Masterabschlussarbeit. Begleitend werden im Masterseminar Methodenkompetenz in der wissenschaftlichen Anfertigung der Abschlussarbeit vermittelt.

§ 8 Umfang und Einordnung des ergänzenden allgemeinwissenschaftlichen Lehrangebotes

(1) Der Umfang der allgemeinwissenschaftlichen Ergänzungsmodule (AWE-Module) beträgt 4 Leistungspunkte. Die AWE-Module müssen aus dem AWE-Modulangebot der HTW Berlin gewählt werden (keine Fremdsprache).

(2) Abweichend von Abs. 1 können 2 Leistungspunkte auf die vertiefende Ausbildung in Englisch und 2 Leistungspunkte auf andere allgemeinwissenschaftliche Ergänzungsmodule entfallen. Die Englisch-Ausbildung dient der Vertiefung bereits vorhandener Kenntnisse auf dem Niveau des akademischen Sprachgebrauchs (Oberstufe).

(3) Abweichend von Absatz 1 kann der gesamte Umfang der allgemeinwissenschaftlichen Ergänzungsmodule auf eine vertiefende Fremdsprachenausbildung (Englisch: Oberstufe; Französisch, Russisch, Spanisch: Mittelstufe 3) entfallen.

(4) Bei ausländischen Studierenden, die ihren Bachelorabschluss in einer anderen Sprache als Deutsch erworben haben, kann der gesamte Umfang der allgemeinwissenschaftlichen Ergänzungsmodule auf eine vertiefende Ausbildung in Deutsch als Fremdsprache (Oberstufe 1) entfallen.

(5) Die nach Abs. 2 bis 4 gewählte Fremdsprache darf nicht mit der Muttersprache des/der Studierenden identisch sein.

§ 9 Modulprüfungen

(1) Alle Module werden differenziert bewertet.

(2) Die erfolgreiche Teilnahme an einem Modul wird durch das Bestehen einer einheitlichen Modulprüfung nachgewiesen. Die jeweiligen Prüfungsformen und Prüfungskomponenten für jedes Modul sind in dem Dokument „Modulbeschreibungen für den Masterstudiengang Systems Engineering - Master of Engineering (M.Eng.)“ beschrieben.

(3) Die bestandene Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten. Die Anzahl der mit den einzelnen Modulen jeweils zu erwerbenden Leistungspunkte sind in der Anlage 1 dieser Ordnung aufgeführt.

(4) Wurde die Prüfung in einem Wahlpflichtmodul bestanden, kann dieses nicht mehr durch ein anderes Wahlpflichtmodul ersetzt werden.

(5) Die Zulassung zu einer Prüfung oder zur Erbringung einer modulbegleitend geprüften Studienleistung setzt die Belegung des entsprechenden Moduls gemäß Hochschulordnung voraus.

(6) Für die Projekt-Module M5, M11 und M17, in denen die Modulprüfung aus einer modulbegleitend geprüften Studienleistung besteht, wird lediglich eine Prüfungsmöglichkeit im Semester angeboten.

(7) Besteht die Modulprüfung nur aus einer modulbegleitend geprüften Studienleistung oder enthält die Modulprüfung die Prüfungskomponente modulbegleitend geprüfte Studienleistung, so ist bei Nichtbestehen bzw. Nichtantritt die erneute Belegung erforderlich. Im Übrigen ist im Wiederholungsfall nur die Prüfungsanmeldung zwingend erforderlich.

§ 10 Masterarbeit

(1) Der Prüfungsausschuss des Studienganges bestätigt durch Unterschrift des/der Vorsitzenden das Thema der Masterarbeit und er legt den Bearbeitungsbeginn und den Abgabetermin sowie die betreuenden Prüfer/Prüferinnen schriftlich fest.

(2) Zur Masterarbeit im 3semestrigen Master wird zugelassen, wer alle Module der ersten zwei Studienplansemester im Umfang von 60 Leistungspunkten bzw. 4semestrigen Master wird zugelassen, wer alle Module der ersten drei Studienplansemester im Umfang von 90 Leistungspunkten erfolgreich abgeschlossen und sich bis spätestens zum Ende der jeweils festgelegten Vorlesungszeit des vorletzten Studienplansemesters in der Prüfungsverwaltung angemeldet hat. Ein Kandidat oder eine Kandidatin kann auch zugelassen werden, wenn

- er oder sie Module im Gesamtumfang von bis zu zehn Leistungspunkten noch nicht erfolgreich abgeschlossen hat und
- der erfolgreiche Abschluss sämtlicher Module im Semester, in dem die Masterarbeit geschrieben wird, möglich und zu erwarten ist und
- Art und Umfang der noch fehlenden Modulprüfungen die Anfertigung der Masterarbeit fachlich und zeitlich nicht wesentlich beeinträchtigen.

(3) Der zeitliche Bearbeitungsaufwand der Masterarbeit entspricht 25 Leistungspunkten. Die Bearbeitungszeit für die Masterarbeit umfasst 19 Wochen. Die Masterarbeit ist zum im Abs. 1 festgelegten Abgabetermin gemäß § 23 Abs. 7 RStPO - Ba/Ma einzureichen.

(4) Die Masterarbeit umfasst die schriftliche Ausarbeitung eines Themas aus dem Bereich der Systems Engineering sowie eine schriftliche Ergebniszusammenfassung. Die Masterarbeit kann als Gruppenarbeit von 2 Personen durchgeführt werden. In diesem Fall müssen die Beiträge der einzelnen Prüflinge abgrenzbar und individuell zu beurteilen sein.

§ 11 Abschlusskolloquium

(1) Das Kolloquium ist die Modulprüfung im Modul Abschlusskolloquium. Voraussetzung für die Zulassung zum Kolloquium sind eine Masterarbeit, welche von zwei unabhängigen Gutachtern positiv beurteilt wurde und der Nachweis von 85 Leistungspunkten im 3semestrigen bzw. 115 Leistungspunkten im 4semestrigen Masterstudiengang Systems Engineering.

(2) Studierende, die bei der Zulassung zum 3semestrigen Masterstudium keine 210 Leistungspunkte (ECTS) nachweisen konnten, können zur Prüfung im Modul Abschlusskolloquium nur zugelassen werden, wenn sie aus dem Erststudium und dem Masterstudium zusammen 295 Leistungspunkte (ECTS) nachweisen. Die Nachweise der gemäß Auflagenprotokoll durch die Auswahlkommission zu Beginn des Studiums festgelegten Auflagen sind der Prüfungsverwaltung unaufgefordert vorzulegen.

(3) Das Kolloquium als die Modulprüfung im Modul Abschlusskolloquium konzentriert sich im Kern auf den Inhalt der Masterarbeit. Dabei setzt es diesen in Bezug zu den Lehrinhalten des Masterstudienganges Systems Engineering und überprüft dabei das Verständnis wissenschaftlicher Prinzipien und Methoden dieses Studienganges. In dieser Prüfung soll der/die Studierende zeigen, dass er/sie in der Lage ist, einen komplexen Sachverhalt in kurzer Zeit darzustellen und seine/ihre Argumentation gegen Kritik zu verteidigen.

(4) Wurde eine Abschlussarbeit als Gruppenarbeit durchgeführt, so soll das Kolloquium als gemeinsame Prüfung organisiert werden.

§ 12 Modulgruppen und Modulnoten auf dem Masterzeugnis

(1) Im dreisemestrigen Studienplan gemäß Anlage 1 Pkt. 1 werden die Module M5 SE-Projekt 1 und M11 SE-Projekt 2 zur Modulgruppe Projekt Systems Engineering zusammengefasst. Auf dem Zeugnis erscheint die Modulnote für M11. Im viersemestrigen Studienplan gemäß Anlage 1 Pkt. 2 werden die Module M5 SE-Projekt 1 und M11 SE-Projekt 2 und M17 SE-Projekt 3 zur Modulgruppe Projekt Systems Engineering zusammengefasst. Auf dem Zeugnis erscheint die entsprechend der Leistungspunkte zu M11 und M17 gemittelte Modulnote.

(2) Reihenfolge der Module auf dem Masterzeugnis:

(a) Pflichtmodule:

- Komplexe Algorithmen
- VLSI-Anwendungen (nicht im 3semestrigen Master)
- Programmierung Embedded Systems
- Verteilte Systeme
- Höhere Mathematik
- Analoge Signalverarbeitung (nicht im 3semestrigen Master)
- Hardwaredesign/ Schaltungstechnik
- Modellbildung und –analyse
- Mess- und Regelungstechnik
- Digitale Signalverarbeitung (nicht im 3semestrigen Master)
- Impulstechnik
- Verifikation und Validierung (nicht im 3semestrigen Master)

(b) Projekt Systems Engineering

(c) Allgemeinwissenschaftliche Ergänzungsmodule:

- (AWE-Modul 1, ggf. Vertiefende Fremdsprache)
- (AWE-Modul 2, ggf. Vertiefende Fremdsprache)

(3) Die Noten folgender Module im dreisemestrigen Master werden auf dem Masterzeugnis ausgewiesen, gehen jedoch nicht in die Berechnung des Gesamtprädikates ein:

- M5 SE-Projekt 1
- M6 AWE 1
- M12 AWE 2
- M13 Mess- und Regelungstechnik
- M15 Impulstechnik

(4) Die Noten folgender Module im viersemestrigen Master werden auf dem Masterzeugnis ausgewiesen, gehen jedoch nicht in die Berechnung des Gesamtprädikates ein:

- M2 VLSI-Anwendungen
- M5 SE-Projekt 1
- M6 AWE 1
- M12 AWE 2
- M13 Mess- und Regelungstechnik
- M15 Impulstechnik
- M16 Verifikation und Validierung

§ 13 Berechnung des Gesamtprädikates

(1) Das Gesamtprädikat des Abschlusses ergibt sich aus der Gesamtnote (X), die wiederum als gewogenes arithmetisches Mittel der Teilnoten (X_1, X_2, X_3) nach der Formel $X = aX_1 + bX_2 + cX_3$ auf die zweite Stelle hinter dem Komma durch Abschneiden berechnet und auf eine Stelle nach dem Komma gerundet wird. Die Teilnoten sind:

- a) der gewogene Mittelwert der Modulnoten, die in die Berechnung der Abschlussnote Eingang finden (Größe X_1); dabei werden die ersten beiden Stellen nach dem Komma durch Abschneiden berechnet,
- b) die Note der Abschlussarbeit (Größe X_2) und
- c) die Note des Kolloquiums (Größe X_3).

Für die Gewichtungsfaktoren gilt:

im 3semestrigen Master: a = 0,50; b = 0,40; c = 0,10,

im 4semestrigen Master: a = 0,60; b = 0,30; c = 0,10

(2) Die Berechnung der Größe X_1 für das Gesamtprädikat erfolgt durch die Bildung eines gewogenen Mittels aller Module aufgrund der Anzahl der jeweiligen Leistungspunkte.

$$X_1 = \frac{\sum (F_i \cdot a_i)}{\sum a_i}.$$

Darin bedeuten

- F_i : Die Fachnoten der einzelnen Module,
- a_i : Die Gewichtungsfaktoren (Leistungspunkte) der einzelnen Module.

(3) Die Gewichtungsfaktoren der einzelnen Module sind im Folgenden aufgeführt:

Modulname	Gewichtungsfaktor a_i
<i>im 3semestrigen Master:</i>	
Komplexe Algorithmen	6
SE-Projekt 1	-
AWE-Modul 1, ggf. Vertiefende Fremdsprache	-
Hardwaredesign /Schaltungstechnik	5
Mess- und Regelungstechnik	-
Impulstechnik	-
Programmierung Embedded Systems	5
Verteilte Systeme	5
Höhere Mathematik	6
Modellbildung und –analyse	5
SE-Projekt 2	7
AWE-Modul 2, ggf. Vertiefende Fremdsprache	-
Summe 3semestriger Master:	39

Modulname	Gewichtungsfaktor a_i
<i>im 4semestrigen Master:</i>	
Komplexe Algorithmen	6
VLSI-Anwendungen	-
Programmierung Embedded Systems	5
Verteilte Systeme	5
SE-Projekt 1	-
AWE-Modul 1, ggf. Vertiefende Fremdsprache	-

Höhere Mathematik	6
Analoge Signalverarbeitung	5
Hardwaredesign/ Schaltungstechnik	5
Modellbildung und –analyse	5
SE-Projekt 2	5
AWE-Modul 2, ggf. Vertiefende Fremdsprache	-
Mess- und Regelungstechnik	-
Digitale Signalverarbeitung	5
Impulstechnik	-
Verifikation und Validierung	-
SE-Projekt 3	14
Summe 4semestriger Master:	61

§ 14 Abschlussdokumente

(1) Der oder die Absolvent/in erhalten die Abschlussdokumente gemäß § 28 der RStPO – Ba/ Ma in ihrer jeweils gültigen Fassung. Die Verleihung des akademischen Grades Master of Engineering (M.Eng.) wird auf der Masterurkunde bescheinigt.

(2) Die Spezifika des Diploma Supplements des Masterstudienganges Systems Engineering werden in der Anlage 4 ausgewiesen.

§ 15 Übergangsregelungen

(1) Studierende, die in Studienverzug geraten sind und Module nach der vorangegangenen Studienordnung im konsekutiven Masterstudiengang Systems Engineering vom 13. Januar 2010 (AMBI. HTW Berlin Nr. 19/10) noch nicht abgelegt haben, müssen als Äquivalent die in Anlage 5 aufgeführten Module dieser Ordnung absolvieren.

(2) Werden keine äquivalenten Module angeboten, so entscheidet der zuständige Prüfungsausschuss des Masterstudienganges Systems Engineering im Rahmen von Einzelfallentscheidungen auf schriftlichen Antrag des Studierenden bis spätestens vor Beginn der Prüfungsanmeldung für den 1. Prüfungszeitraum.

(3) Studierende des 3semestrigen Masters, die in Studienverzug geraten und deren Module ihres Studienplans gemäß Anlage 1 „Studienplan für die Immatrikulation zum Sommersemester 2015, 2016 und 2017“ nicht mehr angeboten werden, müssen als Äquivalent die in Anlage 1 „Studienplan für die Immatrikulation ab dem Wintersemester 2017/2018“ aufgeführten Module dieser Ordnung mit den jeweils gleichen Modulnummern und Modulbezeichnungen absolvieren.

§ 16 Inkrafttreten/Veröffentlichung

Diese Ordnung tritt am Tage nach ihrer Veröffentlichung im Amtlichen Mitteilungsblatt der HTW Berlin mit Wirkung vom 01. April 2015 in Kraft.

 Anlage 1 zur Studien- und Prüfungsordnung für den Masterstudiengang Systems Engineering

1. Studienplanübersicht für die Immatrikulation zu den Sommersemestern 2015, 2016 und 2017
1. Semester

Nr.	Modulbezeichnung	Art	Form	SWS	LP	NSt	NV	EV
M1	Komplexe Algorithmen	P	PÜ/PCÜ	1/2	6	2a	-	-
M5	SE-Projekt 1	WP	PS	2	7	2a	-	-
M6	AWE 1	WP	PÜ	2	2	2a	-	-
M9	Hardwaredesign /Schaltungstechnik	P	PÜ/PCÜ	1/2	5	2a	-	-
M13	Mess- und Regelungstechnik	P	PÜ/PCÜ	1/2	5	2a	-	-
M15	Impulstechnik	P	PÜ/PCÜ	1/2	5	2a	-	-
Summe Semester				16	30			

2. Semester

Nr.	Modulbezeichnung	Art	Form	SWS	LP	NSt	NV	EV
M3	Programmierung Embedded Systems	P	PÜ/PCÜ	1/2	5	2a	-	-
M4	Verteilte Systeme	P	PÜ/PCÜ	1/2	5	2a	-	-
M7	Höhere Mathematik	P	PÜ/PCÜ	1/2	6	2a	-	-
M10	Modellbildung und -analyse	P	PÜ/PCÜ	1/2	5	2a	-	-
M11	SE-Projekt 2	WP	PS	2	7	2b	-	M5
M12	AWE 2	WP	PÜ	2	2	2a	-	-
Summe Semester				16	30			

3. Semester

Nr.	Modulbezeichnung	Art	Form	SWS	LP	NSt	NV	EV
M18	Masterarbeit	P			25	2b	siehe §10	1.+2. Sem.
M19	Masterseminar und Abschlusskolloquium	P	PS	1	5	2b	siehe §11	-
Summe Semester				1	30			
Summe gesamt				33	90			

Erläuterungen:**Form** der Lehrveranstaltung:

SL = Seminaristischer Lehrvortrag
 PÜ = Praktische Übung
 PCÜ = PC-Übung
 PS = (Projekt-)Seminar

SWS = Semesterwochenstunden

LP = Leistungspunkte (ECTS)

NSt = Niveaustufe (2a = voraussetzungsfrei/
 2b = voraussetzungsbehaftet)

NV = notwendige Voraussetzungen (Module mit
 notwendig bestandener Prüfungsleistung)

EV = empfohlene Voraussetzungen (Module mit
 empfohlen bestandener Prüfungsleistung)

Art des Moduls:

P = Pflichtmodul

WP = Wahlpflichtmodul

Anmerkungen:

Ein Leistungspunkt steht für eine studentische Lernzeit (Workload) von 30 Stunden à 60 Minuten.

2.a Studienplanübersicht für die Immatrikulation ab dem Wintersemester 2017/2018**1. Semester (Wintersemester)**

Nr.	Modulbezeichnung	Art	Form	SWS	LP	NSt	NV	EV
M1	Komplexe Algorithmen	P	SL/PCÜ	2/2	6	2a	-	-
M2	VLSI-Anwendungen	P	SL/PCÜ	2/2	5	2a	-	-
M3	Programmierung Embedded Systems	P	SL/PCÜ	1/2	5	2a	-	-
M4	Verteilte Systeme	P	SL/PCÜ	2/2	5	2a	-	-
M5	SE-Projekt 1*	WP	PS	4	5	2a	-	-
M6	AWE 1	WP	PÜ	2	2	2a	-	-
	Summe Semester			7/14	28			

2. Semester (Sommersemester)

Nr.	Modulbezeichnung	Art	Form	SWS	LP	NSt	NV	EV
M7	Höhere Mathematik	P	SL/PCÜ	2/2	6	2a	-	-
M8	Analoge Signalverarbeitung	P	SL/PCÜ	2/2	5	2a	-	-
M9	Hardwaredesign/ Schaltungstechnik	P	SL/PCÜ	2/2	5	2a	-	-
M10	Modellbildung und -analyse	P	SL/PCÜ	2/2	5	2a	-	-
M11	SE-Projekt 2*	WP	PS	4	5	2a	-	-
M12	AWE 2	WP	PÜ	2	2	2a	-	-
	Summe Semester			8/14	28			

3. Semester

Nr.	Modulbezeichnung	Art	Form	SWS	LP	NSt	NV	EV
M13	Mess- und Regelungstechnik	P	PÜ/PCÜ	2/2	5	2a	-	-
M14	Digitale Signalverarbeitung	P	PÜ/PCÜ	2/2	5	2b	-	M7
M15	Impulstechnik	P	PÜ/PCÜ	2/2	5	2a	-	-
M16	Verifikation und Validierung	P	PÜ/PCÜ	2/2	5	2b	-	M10
M17	SE-Projekt 3	WP	PS	3	14	2b	-	1.+2. Sem.
Summe Semester				0/19	34			

4. Semester

Nr.	Modulbezeichnung	Art	Form	SWS	LP	NSt	NV	EV
M18	Masterarbeit	P			25	2b	siehe §10	M1 – M17
M19	Masterseminar und Abschlusskolloquium	P	PS	1	5	2b	siehe §11	-
Summe Semester				1	30			
Summe gesamt				15/48	120			

2.b Studienplanübersicht für die Immatrikulation ab dem Sommersemester 2018**1. Semester (Sommersemester)**

Nr.	Modulbezeichnung	Art	Form	SWS	LP	NSt	NV	EV
M7	Höhere Mathematik	P	SL/PCÜ	2/2	6	2a	-	-
M8	Analoge Signalverarbeitung	P	SL/PCÜ	2/2	5	2a	-	-
M9	Hardwaredesign/ Schaltungstechnik	P	SL/PCÜ	2/2	5	2a	-	-
M10	Modellbildung und –analyse	P	SL/PCÜ	2/2	5	2a	-	-
M11	SE-Projekt 2*	WP	PS	4	5	2a	-	-
M12	AWE 2	WP	PÜ	2	2	2a	-	-
Summe Semester				8/14	28			

2. Semester (Wintersemester)

Nr.	Modulbezeichnung	Art	Form	SWS	LP	NSt	NV	EV
M1	Komplexe Algorithmen	P	SL/PCÜ	2/2	6	2a	-	-
M2	VLSI-Anwendungen	P	SL/PCÜ	2/2	5	2a	-	-
M3	Programmierung Embedded Systems	P	SL/PCÜ	1/2	5	2a	-	-
M4	Verteilte Systeme	P	SL/PCÜ	2/2	5	2a	-	-
M5	SE-Projekt 1*	WP	PS	4	5	2a	-	-
M6	AWE 1	WP	PÜ	2	2	2a	-	-
	Summe Semester			7/14	28			

3. Semester

Nr.	Modulbezeichnung	Art	Form	SWS	LP	NSt	NV	EV
M13	Mess- und Regelungstechnik	P	PÜ/PCÜ	2/2	5	2a	-	-
M14	Digitale Signalverarbeitung	P	PÜ/PCÜ	2/2	5	2b	-	M7
M15	Impulstechnik	P	PÜ/PCÜ	2/2	5	2a	-	-
M16	Verifikation und Validierung	P	PÜ/PCÜ	2/2	5	2b	-	M10
M17	SE-Projekt 3	WP	PS	3	14	2b	-	1.+2. Sem.
	Summe Semester			0/19	34			

4. Semester

Nr.	Modulbezeichnung	Art	Form	SWS	LP	NSt	NV	EV
M18	Masterarbeit	P			25	2b	siehe §10	M1 – M17
M19	Masterseminar und Abschlusskolloquium	P	PS	1	5	2b	siehe §11	-
	Summe Semester			1	30			
	Summe gesamt			15/48	120			

^{*)} Unter M5 SE-Projekt 1 und M11 SE-Projekt 2 werden jeweils immer Projekte angeboten, die starten und welche, die fortgeführt werden. Die Studierenden müssen einmal M5 und einmal M11 absolvieren.

Wahlpflichtmodule: AWE-Module/Fremdsprachen**Variante 1** (gemäß § 8 Abs. 1):

Mod.-Nr.	Titel des AWE-Moduls	LP	NSt	NV	EV
M6	AWE-Modul 1	2	2a	-	-
M12	AWE Modul 2	2	2a	-	-

Variante 2 (gemäß § 8 Abs. 2):

Mod.-Nr.	Titel des AWE-/Fremdsprachen-Moduls	LP	NSt	NV	EV
M6	Englisch O1A/W/T oder Englisch O2A/W/T	2	2b	-	*1)
M12	AWE Modul	2	2a	-	-

Variante 3 (gemäß § 8 Abs. 3):

Mod.-Nr.	Titel des Fremdsprachen-Moduls	LP	NSt	NV	EV
M6 + M12	Englisch O1A/W/T oder Englisch O2A/W/T oder Französisch M3Ws oder Russisch M3Ws oder Spanisch M3Ws	4	2b	-	*2)

Variante 4 (gemäß § 8 Abs. 4):

Mod.-Nr.	Titel des Fremdsprachen-Moduls	LP	NSt	NV	EV
M6 + M12	Deutsch als Fremdsprache O1W/Ts	4	2b	-	*3)

*1) Modul Mittelstufe 3

*2) Englisch: Modul Mittelstufe 3
Französisch/Russisch/Spanisch: Modul Mittelstufe 2

*3) Modul Mittelstufe 3 oder DSH

 Anlage 2 zur Studien- und Prüfungsordnung für den Masterstudiengang Systems Engineering

Modulübersicht

	Systems Engineering	Systems Engineering	
Modul	Modulname (deutsch)	Modulname (englisch)	LP
M1	Komplexe Algorithmen	Complex Algorithms	6
M2	VLSI-Anwendungen	VLSI Applications	5
M3	Programmierung Embedded Systems	Programming Embedded Systems	5
M4	Verteilte Systeme	Distributed Systems	5
M5	SE-Projekt 1	SE Project 1	7/5
M6	AWE 1	Supplementary Module 1	2
M7	Höhere Mathematik	Higher Mathematics	6
M8	Analoge Signalverarbeitung	Analogue Signal Processing	5
M9	Hardwaredesign/ Schaltungstechnik	Hardware Design/Circuit Technology	5
M10	Modellbildung und –analyse	Modelling and Analysis	5
M11	SE-Projekt 2	SE Project 2	7/5
M12	AWE 2	Supplementary Module 2	2
M13	Mess- und Regelungstechnik	Measurement and Control Technology	5
M14	Digitale Signalverarbeitung	Digital Signal Processing	5
M15	Impulstechnik	Impulse Technology	5
M16	Verifikation und Validierung	Verification and Validation	5
M17	SE-Projekt 3	SE Project 3	14
M18	Masterarbeit	Master's Thesis	25
M19	Masterseminar und Abschlusskolloquium	Master's Thesis Seminar and Final Oral Examination	5

 Anlage 3 zur Studien- und Prüfungsordnung für den Masterstudiengang Systems Engineering

Lernergebnisse und Kompetenzen für jedes Modul:**Pflichtmodule:**

Name	M1 Komplexe Algorithmen
Lernergebnis und Kompetenzen	<p>Die Studierenden kennen komplexe Algorithmen aus den Gebieten digitale Audio-, Bild- und Videoverarbeitung. Sie können für eine Reihe von grundlegenden Aufgabenstellungen passende Algorithmen auswählen. Dabei berücksichtigen die Studierenden die Anforderungen aus der Anwendung wie Datenraten, Darstellungsgenauigkeit, Verzögerungszeiten, Echtzeitfähigkeit, Speicherbedarf und können diese Anforderungen auf Hard- und Softwaresystemen in geeigneter Weise bewerten und umsetzen.</p> <p>Sie kennen und differenzieren Systemmerkmale wie</p> <ul style="list-style-type: none"> - Ein-/Ausgabeschnittstellen, - geeignete Softwarebibliotheken und Software APIs, - unterschiedliche Ansätze der Softwarerealisierung mit CPU und GPU, - Möglichkeiten der Parallelverarbeitung, - dedizierte Hardwarebeschleunigung. <p>In den Übungen vertiefen die Studierenden diese Kenntnisse und setzen sie in Form von konkreten Aufgabenstellungen in funktionstüchtige Lösungen um.</p>

Name	M2 VLSI-Anwendungen
Lernergebnis und Kompetenzen	<p>Die Studierenden kennen den modernen Schaltkreisentwurf und vertiefen ihre Kenntnisse in Grundlagen der integrierten Schaltungstechnik in Form von Übungen.</p> <p>Sie dimensionieren einfache Schaltungstopologien und verifizieren die Funktion mittels Schaltkreissimulation. Darüber hinaus verstehen sie die Funktion und Modellbildung von Transistoren und Grundschaltungen und setzen digitale Funktionseinheiten auf Transistorebene um.</p> <p>Die Studierenden kennen und differenzieren:</p> <ul style="list-style-type: none"> - Halbleitertechnologien, - MOS-Transistor, - Bipolar-Transistor, - Transistormodelle, - Passive Komponenten der integrierten Schaltungstechnik, - Grundlagen der digitalen Schaltungstechnik, - Grundlagen der analogen Schaltungstechnik, - Schaltkreissimulation mit SPICE, - Semi-custom Design, - Full-custom Design, - ASIC-Design, - Verifikation und Validierung.

Name	M3 Programmierung Embedded Systems
Lernergebnis und Kompetenzen	<p>Die Studierenden kennen Eigenschaften verschiedener Mikrokontroller und Entwicklungsumgebungen. Bei den Mikrocontrollern differenzieren sie z. B. zwischen Architektur, Verarbeitungsbreite, Registeranzahl, Interruptsteuerung, Schnittstellen, Optimierungsmöglichkeiten, Befehlssatz, Energieverbrauch und Taktfrequenz. Bei den Entwicklungsumgebungen wissen sie z. B. um die Verfügbarkeit, Funktionen, Unterstützung, vorhandenen Ressourcen und Kosten.</p> <p>Darüber hinaus kennen die Studierenden die Besonderheiten bei der Programmierung von Embedded Systems. Sie realisieren ein eigenständiges Projekt zu einem vereinbarten Thema.</p> <p>Die Studierenden</p> <ul style="list-style-type: none"> - wählen Mikrokontroller in Abhängigkeit von den Anforderungen aus, - wählen Entwicklungsumgebungen aus, - installieren Entwicklungsumgebungen, Toolchains und Bibliotheken, - programmieren Embedded Systems, - testen Embedded Systems und - optimieren Algorithmen in Embedded Systems.

Name	M4 Verteilte Systeme
Lernergebnis und Kompetenzen	<p>Die Studierenden verfügen über Grundlagen der Kommunikation und der verteilten Datenverarbeitung als verteilte Betriebssystem- und Netzwerkdienste. Sie kennen die Funktionsweise und Designprinzipien von verteilten Systemen, nutzen Software-Konzepte dezentraler Computersysteme und Netzwerke und setzen diese beim systematischen Entwurf und bei der Implementierung eigener Client-/Server-basierter Software effektiv um.</p>

Name	M7 Höhere Mathematik
Lernergebnis und Kompetenzen	<p>Die Studierenden beherrschen die mathematischen Grundlagen zur Beschreibung Digitaler Signale. Sie lösen mit mathematischen Mitteln ausgewählte Aufgaben aus dem Bereich der Systemtheorie. Insbesondere folgende mathematischen Themen werden eingehend beherrscht:</p> <ul style="list-style-type: none"> - Diskrete Fourier-Transformation (DFT/FFT), Diskrete Korrelation, - Laplace-Transformation, - Z - Transformation.

Name	M8 Analoge Signalverarbeitung
Lernergebnis und Kompetenzen	<p>Die Studierenden verfügen über Kenntnisse und Fertigkeiten in der Analogen Signalverarbeitung, in der Analyse solcher Signale im Zeit- und Frequenzbereich sowie in der Analogen Regelungstechnik. Sie sind in der Lage analoge Filter zu entwerfen und in Form einer Schaltung umzusetzen.</p> <p>Die Studierenden kennen und differenzieren:</p> <ul style="list-style-type: none"> - Analoge Signale und Analoge Filter, - Signalanalyse im Zeit- und im Frequenzbereich, - Fourierreihe, - Fourier- und Laplace- Transformation, - Analoge Faltung, Analoge Korrelation, - Netzwerke und Filterstruktur, Übertragungsfunktion, PN-Pläne, Stabilität.

Name	M9 Hardwaredesign/Schaltungstechnik
Lernergebnis und Kompetenzen	<p>Die Studierenden kennen die Entwicklung diskreter Schaltungstechnik und diskreter Systemlösungen auf Komponentenebene.</p> <p>Sie entwickeln Konzepte zur Realisierung diskreter Schaltungstechnik auf Grundlage einer Systemspezifikation und führen den Entwurf eines Mixed-Signal Front-Ends mit EDA/CAD-Tools durch.</p> <p>Die Studierenden kennen und differenzieren:</p> <ul style="list-style-type: none"> - Grundlagen des Leiterplattenentwurfs, - EMV-gerechter Entwurf, - ESD-gerechter Entwurf, - Versorgungsspannungskonzepte, - Signalintegrität, - Diskrete Schaltungstechnik, - Aktive und passive Komponenten, - Verstärkerschaltungen, - Taktaufbereitungssysteme, - Analoge Aktive Filter, - Analog/Digital- und Digital/Analogwandler, - Mikrokontrollertechnik sowie - FPGA-Technologien.

Name	M10 Modellbildung und -analyse
Lernergebnis und Kompetenzen	<p>Die Studierenden kennen einige der Standardsprachen zur Beschreibung von Hard-/Softwaresystemen (z.B. SysML, UML) und können diese zur Beschreibung von realen Systemen anwenden. Sie verstehen fortgeschrittene Techniken zur Analyse und Validierung von Modellen wie Simulation, Verklemmungserkennung, Generierung von Test-Daten. Die Studierenden sind weiterhin in der Lage zu erkennen, unter welchen Umständen die Verwendung von domänenspezifischen Sprachen einer Verwendung von Standardsprachen vorzuziehen ist. Sie können für überschaubare Problemklassen eine zugeschnittene domänenspezifische Sprache in Form ihrer Syntax definieren sowie zugehörige Editoren ableiten. Weiterhin ist ihnen die Erstellung von Codegeneratoren für ausgesuchte Zielplattformen vertraut.</p>

Name	M13 Mess- und Regelungstechnik
Lernergebnis und Kompetenzen	<p>Die Studierenden verfügen über Grundkenntnisse und Grundfertigkeiten zur Messung elektrischer und physikalischer Größen und die dafür notwendigen Sensoren und Aktoren. Sie kennen direkte und indirekte Messverfahren und Messkonzepte bis hin zu Konzepten der Datenauswertung.</p> <p>Darüber hinaus lösen die Studierenden einfache elektrische Messaufgaben, bewerten die Ergebnisse und automatisieren Routinemessungen. Sie realisieren Messkonzepte beispielhaft anhand von Mikrokontroller und/oder FPGA-basierten Systemen.</p> <p>Die Studierenden kennen und differenzieren:</p> <ul style="list-style-type: none"> - Messmethoden und Messfehler, - Messung elektrischer Grundgrößen, - Messung physikalischer Grundgrößen, - Messung von komplexen Übertragungssystemen, - Messwertübertragung (JTAG, SPI etc.), - Netzwerkanalyse, - Konzepte der digitalen Signalverarbeitung zur Messwertanalyse, - Baugruppen und Verfahren der analogen Messtechnik, - Baugruppen und Verfahren der digitalen Messtechnik, - Einführung in die Mess- und Prüfautomatisierung sowie - Konzepte zur Hardware/Software-Realisierung von Messaufgaben.

Name	M14 Digitale Signalverarbeitung
Lernergebnis und Kompetenzen	<p>Die Studierenden verfügen über Kenntnisse und Fertigkeiten der Digitalen Signalverarbeitung, über Konzepte digitaler Mess- und Regelsysteme sowie der digitalen Datenübertragung.</p> <p>Sie realisieren Konzepte zur digitalen Signalverarbeitung auf Grundlage einer Systemspezifikation, verifizieren den Entwurf des digitalen Front-Ends mit MATLAB/Simulink und setzen diesen anhand von Mikrocontroller und/oder FPGA-basierter Hardwaresysteme um.</p> <p>Die Studierenden kennen und differenzieren:</p> <ul style="list-style-type: none"> - Abtastung und Diskretisierung von elektrischen Signalen, - Kenngrößen periodischer Signale, - Diskrete Faltung, - Diskrete Korrelation, - Diskrete Fourier Analyse, - Digitale Filter, FIR und IIR Realisierungen, - Digitale Interpolation und Dezimation, - Datenformate, - LSI-Systeme und LTI-Systeme, - Digitale Regelungen, - Abstrakte Modellbildung digitaler Systeme mit Matlab/ Simulink und/oder Octave sowie - VHDL-Beschreibung digitaler Systeme zur Signalverarbeitung.

Name	M15 Impulstechnik
Lernergebnis und Kompetenzen	<p>Die Studierenden kennen Funktion und Anwendung drahtgebundener Impulsübertragungssysteme. Sie entwickeln Konzepte der Impulsübertragungstechnik, verifizieren und modellieren diese.</p> <p>Die Studierenden kennen und differenzieren:</p> <ul style="list-style-type: none"> - Grundlagen der Basisbandübertragung, - Verfahren der Codierung/Decodierung, - Schätz- und Detektionstheorie, - Serielle und parallele Datenschnittstellen, - Verfahren zur Kanaladaptation, - Konzepte der Symbolsynchronisation, - Verifikation von Impulsübertragungssystemen, - Anwendungen der Impulstechnik in der Computer- und Netzwerktechnik.

Name	M16 Verifikation und Validierung
Lernergebnis und Kompetenzen	<p>Die Studierenden kennen die Prinzipien und Methoden der Validierung und Verifikation in der Projektarbeit. Sie wissen, wie mittels Validierung das erstellte Produkt gegen seine Spezifikation geprüft werden kann.</p> <p>Hinsichtlich der Verifikation wenden die Studierenden Techniken zur Funktionsüberprüfung von Hard- und Softwarekomponenten an. Es stehen folgende Schwerpunkte im Mittelpunkt:</p> <ul style="list-style-type: none"> - der Entwurf von Testaufbau und Testfällen, - der Entwurf von Komponenten-, Integrations- und Systemtests, - das Durchführung von manuellen und automatisierten Test- und Prüfabläufen für Soft- und Hardwarekomponenten, - das Erstellen von Test- und Prüfprotokollen. <p>Hierbei werden Kompetenzen zum systemtechnischen Denken und Handeln erworben und damit die Fähigkeit gefestigt, einen Gesamtprozess kritisch zu analysieren.</p> <p>Im Einzelnen sind das fachspezifische Kompetenzen, v.a.</p> <ul style="list-style-type: none"> - zur Entwicklung von Prüf- und Teststrategien für Hard- und Software, - zur Sicherung von Qualitätsanforderungen und Einhalten von Standards und Vorschriften, - zum Validieren von Projektanforderungen, - zur Dokumentation komplexer Prozesse, - zum interdisziplinären Arbeiten.

Name	M5 SE-Projekt 1 oder M11 SE-Projekt 2
Lernergebnis und Kompetenzen	<p>Die Studierenden wissen um die Startphase eines Projekts. Sie kennen die notwendigen Schritte von der Spezifikation über das Lastenheft bis zum Pflichtenheft und führen diese projektspezifisch durch. Die Studierenden recherchieren, vergleichen Lösungsmöglichkeiten und entscheiden sich für die zu realisierende Variante. Sie wählen notwendige Komponenten aus, bestellen diese und entwerfen Hardware und erste Algorithmen. Die Studierenden arbeiten projektspezifisch in Gruppen mit einem gewählten Gruppenleiter, wobei es innerhalb der Gruppe weitere Einteilungen geben kann. Die Studierenden realisieren die Dokumentation, Versionsverwaltung und Kommunikation über einen Projektmanagementserver sowie eine Versionsverwaltung.</p> <p>Die Studierenden erstellen Spezifikationen/Lastenhefte unter gegebenen Randbedingungen, recherchieren, erarbeiten ein Pflichtenheft, erstellen einen Zeitplan für die Realisierung (Gant-Diagramm), stimmen sich innerhalb der Gruppe ab (Teamwork) und arbeiten mit Projektmanagement- und Versionsverwaltungstools.</p>

Name	M11 SE-Projekt 2 oder M5 SE-Projekt 1
Lernergebnis und Kompetenzen	<p>Aufbauend auf dem Pflichtenheft aus dem Modul SE-Projekt 1 realisieren die Studierenden Hardwarekomponenten und implementieren Algorithmen. Die Studierenden entwerfen Testverfahren und Testfälle für einzelne Komponenten, die Integration von Komponenten und das Gesamtsystem. Darüber hinaus verifizieren sie Algorithmen in einer Simulationsumgebung.</p> <p>Die Studierenden</p> <ul style="list-style-type: none"> - realisieren Algorithmen entsprechend dem Pflichtenheft, - realisieren Hardware entsprechend dem Pflichtenheft, - realisieren das Zusammenspiel von Hard- und Software, - entwerfen Testumgebungen, - führen Tests durch und werten diese aus, - nutzen und/oder realisieren Simulationsumgebungen, - führen Simulationen durch und werten diese aus, - tragen zu einer Testautomatisierung bei.

Name	M17 SE-Projekt 3
Lernergebnis und Kompetenzen	<p>In der finalen Phase des Projekts bauen die Studierenden die Komponenten zum Gesamtsystem zusammen und verifizieren ihre Funktion. Die Studierenden entwerfen Integrations- und Systemtests und führen diese durch. Sie definieren Meilensteine und legen sie mit Datum und zu erfüllenden Funktionen fest. Zur Erreichung der Ziele führen sie entsprechende Zwischentests durch, passen Algorithmen an und optimieren sie. Die Studierenden dokumentieren durchgeführte Tests und nicht erreichte Ziele, benennen Ursachen und erarbeiten Lösungsvorschläge. Sie wenden zur Dokumentation weiterhin Projektmanagement- und Versionsverwaltungstools an.</p> <p>Die Studierenden</p> <ul style="list-style-type: none"> - entwerfen Teststrategien, - führen Tests durch, - werten Testergebnisse aus, - optimieren Algorithmen, - beheben Fehler und - gehen mit Management-Tools um.

Name	M18 Masterarbeit
Lernergebnis und Kompetenzen	Die Studierenden fertigen eine Masterarbeit an, in der sie Probleme anwendungsorientiert und wissenschaftlich lösen. Dabei bringen die Studierenden das während ihres Studiums erworbene Fach- und Methodenwissen sowie die dabei erworbenen Fach- und Sozialkompetenzen ein und stellen diese unter Beweis. Das Wissen erstreckt sich über die Definition der Systemanforderungen der Aufgabenstellung, das Erarbeiten des System Designs, die Realisierung von Teilsystemen auf die Dokumentation und die Überprüfung der Lösung. Mit der Erstellung der Masterarbeit weist der oder die Studierende des Studiengangs seine/ihre Fähigkeit zum selbständigen wissenschaftlichen Arbeiten nach.

Name	M19 Masterseminar und Abschlusskolloquium
Lernergebnis und Kompetenzen	Die Studierenden strukturieren eine wissenschaftliche Arbeit, arbeiten sie aus und präsentieren sie. Sie wenden Methoden des wissenschaftlichen Disputs an.

AWE-Module/Fremdsprachen**Variante 1:**

Name	M6 + M12 Allgemeinwissenschaftliches Erganzungsmodul (AWE Modul 1 und 2)
Lernergebnis und Kompetenzen	<p>Die Studierenden</p> <ul style="list-style-type: none"> - erwerben uberfachliche bzw. fachuberreichende, insbesondere soziale und kommunikative Kompetenzen („soft skills“) und/oder - gewinnen vertieften Einblick in geistes-, kommunikations-, gesellschafts- und kulturwissenschaftliche Denk- und Herangehensweisen und/oder - sind nach Abschluss des Moduls in der Lage, andere Kulturen besser zu verstehen und in anderen kulturellen Kontexten zu agieren und/oder - gewinnen vertiefte Einblicke in die Potenziale und Probleme interdisziplinarer wissenschaftlicher Kooperation.

Variante 2:

Name	M6 Englisch O1A/W/T oder Englisch O2A/W/T
Lernergebnis und Kompetenzen	<p><u>Oberstufe 1 oder 2, Allgemeinsprache oder Wirtschaft oder Technik</u> (GER C1)</p> <p>Das Modul ist aus dem Modulangebot der ZE Fremdsprachen frei wahlbar und dient unter Berucksichtigung aller Sprachfertigkeiten (Horen, Sprechen, Lesen, Schreiben) der Vervollkommnung bereits erworbener allgemein- und fachsprachlicher Kenntnisse mit folgender Zielsetzung:</p> <ul style="list-style-type: none"> - Verstandnis verschiedenartiger umfangreicher Texte und Identifikation impliziter Bedeutung, - flussige und spontane Ausdrucksweise ohne groeres Suchen nach adaquaten Wendungen, - flexibler und effektiver Sprachgebrauch im sozialen, akademischen und beruflichen Kontext und - klare, gut strukturierte und detaillierte Textproduktion zu anspruchsvollen Themen unter Verwendung usueller Informationsstrukturen.

Name	M12 Allgemeinwissenschaftliches Erganzungsmodul (AWE-Modul)
Lernergebnis und Kompetenzen	<p>Die Studierenden</p> <ul style="list-style-type: none"> - erwerben uberfachliche bzw. fachuberreichende, insbesondere soziale und kommunikative Kompetenzen („soft skills“) und/oder - gewinnen vertieften Einblick in geistes-, kommunikations-, gesellschafts- und kulturwissenschaftliche Denk- und Herangehensweisen und/oder - sind nach Abschluss des Moduls in der Lage, andere Kulturen besser zu verstehen und in anderen kulturellen Kontexten zu agieren und/oder - gewinnen vertiefte Einblicke in die Potenziale und Probleme interdisziplinarer wissenschaftlicher Kooperation.

Variante 3:

Name	M6 + M12 Englisch O1A/W/T oder Englisch O2A/W/T oder Französisch M3Ws oder Russisch M3Ws oder Spanisch M3Ws
Lernergebnis und Kompetenzen	<p><u>Englisch: Oberstufe 1 oder 2 Allgemeinsprache oder Wirtschaft oder Technik (GER C1)</u></p> <p>Die Module/Das Modul dienen/dient unter Berücksichtigung aller Sprachfertigkeiten (Hören, Sprechen, Lesen, Schreiben) der Vervollkommnung bereits erworbener allgemein- und fachsprachlicher Kenntnisse mit folgender Zielsetzung:</p> <ul style="list-style-type: none"> - Verständnis verschiedenartiger umfangreicher Texte und Identifikation impliziter Bedeutung, - flüssige und spontane Ausdrucksweise ohne größeres Suchen nach adäquaten Wendungen, - flexibler und effektiver Sprachgebrauch im sozialen, akademischen und beruflichen Kontext und - klare, gut strukturierte und detaillierte Textproduktion zu anspruchsvollen Themen unter Verwendung usueller Informationsstrukturen. <p><u>Französisch/Russisch/Spanisch: Mittelstufe 3/Wirtschaft (GER B2)</u></p> <p>Das Modul dient unter Berücksichtigung aller Sprachfertigkeiten (Hören, Sprechen, Lesen, Schreiben) der weiteren Vertiefung der auf Mittelstufe 2 erlangten Sprachkompetenz mit folgender Zielstellung:</p> <ul style="list-style-type: none"> - hohes Textverständnis sowohl bei Texten mit konkretem als auch abstraktem Inhalt, - Präsentation und Diskussion von fachsprachlich relevanten Themen, - flüssige Gesprächsführung, auch zu spontan gewählten Themen, - detaillierte und klar strukturierte Textproduktion zu fachlichen Themen und - Darlegung des eigenen Standpunkts zu einem fachlichen Hauptthema unter Benennung der Vor- und Nachteile unterschiedlicher Ansätze.

Variante 4 (nur für Studierende nach § 8 Abs. 4):

Name	M6 + M12 Deutsch als Fremdsprache O1Ws oder O1Ts
Lernergebnis und Kompetenzen	<p><u>Deutsch als Fremdsprache Oberstufe 1/Wirtschaft oder Technik (GER C1)</u></p> <p>Das Modul dient unter Berücksichtigung aller Sprachfertigkeiten (Hören, Sprechen, Lesen, Schreiben) der Vervollkommnung bereits erworbener allgemein- und fachsprachlicher Kenntnisse mit folgender Zielsetzung:</p> <ul style="list-style-type: none"> - Verständnis verschiedenartiger umfangreicher Texte und Identifikation impliziter Bedeutung, - flüssige und spontane Ausdrucksweise ohne größeres Suchen nach adäquaten Wendungen, - flexibler und effektiver Sprachgebrauch im sozialen, akademischen und beruflichen Kontext und - klare, gut strukturierte und detaillierte Textproduktion zu anspruchsvollen Themen unter Verwendung usueller Informationsstrukturen.

Anlage 4 zur Studien- und Prüfungsordnung für den Masterstudiengang Systems Engineering

Spezifika des Diploma Supplements

Nachfolgend werden die Spezifika des Masterstudienganges Systems Engineering ausgewiesen.

HTW Berlin

Diploma Supplement - Master Systems Engineering -

2 Qualifikation	<p>2.1 Bezeichnung der Qualifikation ausgeschrieben Master of Engineering</p> <p>Qualifikation abgekürzt M.Eng.</p> <p>Bezeichnung des Titels (ausgeschrieben und abgekürzt) n.a.</p> <p>2.2 Hauptstudienfach oder -fächer für die Qualifikation Systems Engineering</p> <p>2.3 Name der Einrichtung, die die Qualifikation verliehen hat Hochschule für Technik und Wirtschaft Berlin</p> <p>Fachbereich Fachbereich 1, Ingenieurwissenschaften – Energie und Information</p> <p>Status / Typ Fachhochschule (FH) University of Applied Sciences (s. Abschnitt 8)</p> <p>Status / Trägerschaft staatlich</p> <p>2.4 Name der Einrichtung, die den Studiengang durchgeführt hat siehe 2.3</p> <p>2.5 Im Unterricht / in der Prüfung verwendete Sprache(n) Deutsch</p>
3 Ebene der Qualifikation	<p>3.1 Ebene der Qualifikation Postgradualer berufsqualifizierender Hochschulabschluss mit stärker anwendungsorientiertem Profil nach einem abgeschlossenen Bachelor- oder Diplomstudiengang (siehe Abschnitte 8.1 und 8.4.2) inklusive einer Masterarbeit</p>

3.2 Dauer des Studiums (Regelstudienzeit)

(3semestriger Master:)

Regelstudienzeit: 3 Semester (1,5 Jahre)

Workload: 2700 Stunden

Leistungspunkte (LP) nach ECTS: 90

davon Masterarbeit 25 LP

(4semestriger Master:)

Regelstudienzeit: 4 Semester (2 Jahre)

Workload: 3600 Stunden

Leistungspunkte (LP) nach ECTS: 120

davon Masterarbeit 25 LP

3.3 Zugangsvoraussetzung(en)

- Bachelor of Engineering im Studiengang Computer Engineering oder mindestens Bachelor of Science oder Bachelor of Engineering in ähnlichen Studiengängen oder ausländisches Äquivalent und
- spezielle Auswahlkriterien

4 Inhalte und erzielte Ergebnisse

4.1 Studienform

Vollzeitstudium, Präsenzstudium

4.2 Anforderungen des Studienganges/Qualifikationsprofil des Absolventen/der Absolventin

Das Studium im konsekutiven Masterstudiengang Systems Engineering vertieft die im Bachelorstudiengang Computer Engineering erworbenen Fähigkeiten und Fertigkeiten zur Entwicklung von Hard- und Softwaresystemen. Ein besonderes Augenmerk liegt auf der Befähigung der Studierenden, zunehmend komplexer werdende Aufgaben bzw. Teilaufgaben sowohl als Einzelperson als auch innerhalb eines Teams zu lösen. Die Stärkung der Lösungskompetenz schließt eine zunehmende Befähigung zur kritischen Auseinandersetzung mit dem Stand der Technik sowie zur wissenschaftlichen Arbeit mit ein.

Absolvent(inn)en verfügen über umfangreiches, anwendungsbereites Wissen zur Entwicklung von Hard- und Softwaresystemen. Sie sind in der Lage, Kundenwünsche zu analysieren und ein optimiertes Lösungskonzept zu erarbeiten sowie technisch effizient umzusetzen.

Ein solides Überblickwissen über angrenzende Fachgebiete ermöglicht es Absolvent(inn)en, mit Kolleg(inn)en anderer Fachdisziplinen effektiv an der Lösung technischer Herausforderungen zusammen zu arbeiten.

Absolvent(inn)en des Studiengangs Systems Engineering finden aufgrund ihrer fundierten Ausbildung ein interessantes und anspruchsvolles Spektrum an Berufsfeldern innerhalb der Ingenieurwissenschaften vor. So z.B.:

in der Entwicklung komplexer Software/Hardware-basierter Systeme in

- der Automobiltechnik,

- dem Maschinenbau,
- der Luft- und Raumfahrt und
- der Medizintechnik oder

in der Forschung und Entwicklung innerhalb von

- Universitäten,
- Institutionellen Forschungseinrichtungen und
- firmeninternen Forschungs- und Entwicklungsabteilungen.

Studienzusammensetzung:

(3semestriger Master:)

- Pflichtmodule: 42 LP
- Wahlpflichtmodule: 18 LP
- Masterarbeit inklusive Kolloquium: 30 LP

(4semestriger Master:)

- Pflichtmodule: 62 LP
- Wahlpflichtmodule: 28 LP
- Masterarbeit inklusive Kolloquium: 30 LP

4.3 Einzelheiten zum Studiengang

Siehe Masterzeugnis für weitere Details zu den absolvierten Schwerpunktfächern und dem Thema der Masterarbeit inklusive ihrer Benotungen.

4.4 Notensystem und Hinweise zur Vergabe von Noten

Zusammensetzung des Gesamtprädikats:

(3semestriger Master:)

50 % Modulnoten
 40 % Masterarbeit
 10 % Note des Abschlusskolloquiums

(4semestriger Master:)

60 % Modulnoten
 30 % Masterarbeit
 10 % Note des Abschlusskolloquiums

4.5 Gesamtnote

- Abschlussprädikat (ungerundete Abschlussnote) –

5 Status der Qualifikation

5.1 Zugang zu weiterführenden Studien

Der Abschluss berechtigt zur Aufnahme eines Promotionsstudiums; die jeweilige Promotionsordnung kann zusätzliche Voraussetzungen festlegen.

(s. Abschnitt 8)

5.2 Beruflicher Status

Der Masterabschluss eröffnet den Zugang für den höheren Dienst in Deutschland.

6. weitere Angaben

6.1 Weitere Angaben

Die HTW Berlin hat am 05.05.2014 durch AQAS die Systemakkreditierung erhalten. Damit sind alle Studiengänge der HTW Berlin, die Gegenstand der internen Qualitätssicherung nach den Vorgaben des akkreditierten Systems waren und sind, akkreditiert. Darunter fällt auch der hier vorliegende Studiengang (siehe: www.akkreditierungsrat.de).

6.2 Informationsquellen für ergänzende Angaben

HTW Berlin: <http://www.HTW-Berlin.de>

 Anlage 5 zur Studien- und Prüfungsordnung für den Masterstudiengang Systems Engineering

Äquivalenztabelle

Modul-Nr.	Modulname gemäß Studienordnung vom 13. Januar 2010 (AMBI. HTW Berlin Nr. 19/10)	LP	Modul-Nr.	Modulname gemäß dieser Studienordnung	LP
M1A	Informationssysteme	5		Einzelfallentscheidung durch den Prüfungsausschuss ¹	
M1B	Mikrotechnische Komponenten und Systeme	5	M1 <u>oder</u> S762	Mikrosensorik im Master Mikrosystemtechnik (ab WS 17/18) <u>oder</u> Mikrosensorik im Bachelor Mikrosystemtechnik (ab WS 14/15)	5 <u>oder</u> 5
M2A	Middleware	5	M4	Verteilte Systeme	5
M2B	Mikrotechnologien	5		Einzelfallentscheidung durch den Prüfungsausschuss ¹	
M3	Engineering Methoden	5	M7	Höhere Mathematik	6
M4	Softwaredesign	5	M3	Programmierung Embedded Systems	5
M5	Hardwaredesign	5	M9	Hardwaredesign/ Schaltungstechnik	5
M6	Environmental Engineering	5	M13	Mess- und Regelungstechnik	5
M7	Anforderungsmanagement	5	M5	SE-Projekt 1	7/5
M8	Systemfertigung	5	M11	SE-Projekt 2	7/5
M9	Applikationen	5	M15	Impulstechnik	5
M10	System-Validierung	6	M16	Verifikation und Validierung	5
M11	Geschäfts- und Personalprozesse in Forschung und Entwicklung	5	M10	Modellbildung und -analyse	5
M12	AWE-Modul 1	2	M6	AWE-Modul 1	2
M13	AWE-Modul 2	2	M12	AWE-Modul 2	2
M14	Masterarbeit	25	M18	Masterarbeit	25
M15	Masterseminar und Kolloquium	5	M19	Masterseminar und Abschlusskolloquium	5

¹⁾ Hier entscheidet im Einzelfall der Prüfungsausschuss des Masterstudiengangs Systems Engineering auf schriftlichen Antrag der/des Studierenden bis spätestens vor Beginn der Prüfungsanmeldung für den 1. Prüfungszeitraum.

